

ORAR - Semestrul II - Anul universitar 2024-2025

<https://acjee.ugal.ro/studenti/orare-licenta>

**ANUL II - INGINERIE ELECTRONICĂ, TELECOMUNICAȚII ȘI
TEHNOLOGII INFORMAȚIONALE**

Z I U A	MODUL	ORA	IETTI	
			2321	
			<i>a</i>	<i>b</i>
L U N I	I	08:00 - 09:50	Tehnici CAD (TCAD) (C) Y102 conf. S. Epure	
	II	10:00 - 11:50	SDA L G306 prof. M. Iorga	SDA L G306 prof. M. Iorga
	III	12:00 - 13:50	SS2 L Y406b ș.I. G. Petrea	SS2 L Y406b ș.I. G. Petrea
	IV	14:00 - 15:50		
	V	16:00 - 17:50		
	VI	18:00 - 19:50		
M A R Ț I	I	08:00 - 09:50	SS2 (S) D11 prof. D. Aiordachioaie	
	II	10:00 - 11:50	Semnale și Sisteme 2 (SS2) (C) D11 prof. D. Aiordachioaie	
	III	12:00 - 13:50	BD (L) G406 ș.I. L. Danilescu	BD (L) G406 ș.I. L. Danilescu
	IV	14:00 - 15:50	CEF (S) Y603 conf. S. Epure TCAD (P) Y603 conf. S. Epure	
	V	16:00 - 17:50	Structuri de Date și Algoritmi (SDA) AN101 ș.I. S. Costache	
	VI	18:00 - 19:50		
M I E R C U R I	I	08:00 - 09:50	Baze de Date (BD) (C) AN 101 ș.I. L. Danilescu	
	II	10:00 - 11:50	Circuite Digitale (P) Y 603 ș.I. L. Baicu	
	III	12:00 - 13:50		
	IV	14:00 - 15:50		
	V	16:00 - 17:50		
	VI	18:00 - 19:50		
J O I	I	08:00 - 09:50		
	II	10:00 - 11:50		
	III	12:00 - 13:50	TCAD (L) Y603 ș.I. L. Baicu	TCAD (L) Y603 ș.I. L. Baicu
	IV	14:00 - 15:50	AuP (L) Y603 ș.I. L. Baicu	AuP (L) Y603 ș.I. L. Baicu
	V	16:00 - 17:50	Arhitectura Microprocesoarelor (AuP) (C) Y105 prof. V. Nicolau	
	VI	18:00 - 19:50		
V I N E R I	I	08:00 - 09:50	Circuite Electronice Fundamentale (CEF) (C) Y105 conf. S. Epure	
	II	10:00 - 11:50	Engleza (S) AN101 prof. Irina Cighir Educatie Fizica si Sport, Sala Puskin, prof. Bogdan Olaru	
	III	12:00 - 13:50		CEF (L) Y506a conf. S. Epure
	IV	14:00 - 15:50	CEF (L) Y506a conf. S. Epure	
	V	16:00 - 17:50		
	VI	18:00 - 19:50		

Responsabil: S.I. Nicusor Nistor