

ORAR - Semestrul II - Anul universitar 2025-2026

<https://acjee.ugal.ro/studenti/orare-licenta>

ANUL III - INGINERIE ELECTRONICĂ, TELECOMUNICAȚII ȘI TEHNOLOGII INFORMAȚIONALE

Z I U A	MODUL	ORA	Rețele și Software de Telecomunicații	
			RS31	
			<i>a</i>	<i>b</i>
L U N I	I	08:00 - 09:50		
	II	10:00 - 11:50		
	III	12:00 - 13:50		
	IV	14:00 - 15:50		
	V	16:00 - 17:50		
	VI	18:00 - 19:50		
M A R Ț I	I	08:00 - 09:50		
	II	10:00 - 11:50		
	III	12:00 - 13:50	Arhitectura sistemelor de calcul (ASC) (C) D02 Sl. M. Andrei - comun	
	IV	14:00 - 15:50	Microcontrolere (M) (C) Y605A Sl. L. Baicu	
	V	16:00 - 17:50		
	VI	18:00 - 19:50		
M I E R C U R I	I	08:00 - 09:50	Prelucrarea digitală a semnalelor (PDS) (C) Y105 Conf. A. Culea	
	II	10:00 - 11:50	PDS (L) Y605B Conf. A. Culea	RC (L) Y505 Sl. C. Niculita
	III	12:00 - 13:50	RC (L) Y505 Sl. C. Niculita	PDS (L) Y605B Conf. A. Culea
	IV	14:00 - 15:50		
	V	16:00 - 17:50		
	VI	18:00 - 19:50		
J O I	I	08:00 - 09:50		
	II	10:00 - 11:50		
	III	12:00 - 13:50	Tehnologii de programare în internet (TPI) (C) G407 Sl. V. Jăscanu	
	IV	14:00 - 15:50	TPI (L) G407 Sl. V. Jăscanu ASC (L) Y605B As. A. Oanca	ASC (L) Y605B As. A. Oanca TPI (L) G407 Sl. V. Jăscanu
	V	16:00 - 17:50	Microcontrolere (M) Y603 Sl. L. Baicu	CAD (L) Y506B Sl. G. Sirbu
	VI	18:00 - 19:50	CAD (L) Y506B Sl. G. Sirbu	Microcontrolere (M) Y603 Sl. L. Baicu
V I N E R I	I	08:00 - 09:50	Comunicații analogice și digitale (CAD) (C) Y106 Sl. G. Sirbu	
	II	10:00 - 11:50	Rețele de calculatoare (RC) (C) D11 Sl. C. Niculita - comun	
	III	12:00 - 13:50	Circuite integrate analogice (CIA) (P) Y406B Sl. G. Petrea	
	IV	14:00 - 15:50	Microcontrolere (M) (P) Y605A Sl. L. Baicu	
	V	16:00 - 17:50		
	VI	18:00 - 19:50		
			Responsabil: Ș.I.dr.ing. Laurențiu Baicu	