



ORAR - Semestrul I - Anul universitar 2025-2026

<https://acjee.ugal.ro/studenti/orare-licenta>

ANUL III - INGINERIE ELECTRICĂ

Z I U A	MODUL	ORA	Inginerie Electrică și Calculatoare
			27C31
			a
L U N I	I	08:00 - 09:50	
	II	10:00 - 11:50	ME II (L) conf. dr.ing. Ion Voncilă Y006
	III	12:00 - 13:50	TIAD/BSAD (L) ș.l. Bogdan Dumitrașcu Y606 B
	IV	14:00 - 15:50	MAP (L) As. Dan Ionescu Y706
	V	16:00 - 17:50	EE (L) As. Alexandru Dușa Y101
	VI	18:00 - 19:50	
M A R Ț I	I	08:00 - 09:50	Echipamente Electrice (C) ș.l. Ciprian Daniel Bălănuță Y102
	II	10:00 - 11:50	Mașini Electrice II (C) conf. dr.ing. Ion Voncilă Y106
	III	12:00 - 13:50	
	IV	14:00 - 15:50	
	V	16:00 - 17:50	
	VI	18:00 - 19:50	
M I E R C U R I	I	08:00 - 09:50	Echipamente Electrice (C) ș.l. Ciprian Daniel Bălănuță Y102
	II	10:00 - 11:50	Bazele sistemelor de achiziții de date/Traductoare, interfețe și achiziții de date (C) ș.l. Bogdan Dumitrașcu Y105
	III	12:00 - 13:50	Convertoare Statice de putere II (C) ș.l. Dumitriu Teodor Y305
	IV	14:00 - 15:50	Convertoare Statice de putere II (P) ș.l. Dumitriu Teodor Y305
	V	16:00 - 17:50	CSP II (L) ș.l. Dumitriu Teodor Y305
	VI	18:00 - 19:50	
J O I	I	08:00 - 09:50	Microcontrollere și Automate Programabile (MAP) (C) ș.l. Adrian Șerbencu Y106
	II	10:00 - 11:50	Transmisii de Date și Protocoale (TDP) (C) ș.l. George Petrea Y106
	III	12:00 - 13:50	TDP (L) ș.l. George Petrea Y606 B
	IV	14:00 - 15:50	
	V	16:00 - 17:50	
	VI	18:00 - 19:50	
V I N E R I	I	08:00 - 09:50	
	II	10:00 - 11:50	
	III	12:00 - 13:50	
	IV	14:00 - 15:50	
	V	16:00 - 17:50	
	VI	18:00 - 19:50	

Responsabil: As.dr.ing. Cristian Victor Lungu