

**ORAR - Semestrul I - Anul universitar 2023-2024**

<http://acjee.ugal.ro/nou/studenti/orare-licenta>

**ANUL III - INGINERIE ELECTRONICĂ, TELECOMUNICAȚII ȘI TEHNOLOGII INFORMAȚIONALE**

Z I U A	MODUL	ORA	<b>Rețele și Software de Telecomunicații</b>	
			<b>2331</b>	
			<b>a</b>	
<b>L U N I</b>	I	08:00 - 09:50		
	II	10:00 - 11:50		Analiza și Sinteza Circuitelor (ASC) (C) Y106 Conf. Dr. ing. Anisia-Luiza Culea-Florescu
	III	12:00 - 13:50		Bazele Sistemelor de Achiziții de Date (BSAD) (C) Y106 Ș.l.dr.ing. Bogdan Dumitrașcu
	IV	14:00 - 15:50		Arhitecturi și Protocoale de Comunicații (APC) (C) Y605A Ș.l.dr.ing. Laurențiu Baicu
	V	16:00 - 17:50		APC (L) Y605A Ș.I. L. Baicu
	VI	18:00 - 19:50		
<b>M A R Ț I</b>	I	08:00 - 09:50		
	II	10:00 - 11:50		Teoria Transmisiunii Informației (TTI) (C) Y102 Ș.l.dr.ing. Mihaela Andrei
	III	12:00 - 13:50		Decizie și estimare în prelucrarea informațiilor (DEPI) (C) Y105 Prof.dr.ing. Dorel Aiordăchioaie
	IV	14:00 - 15:50		Circuite Integrate Analogice (CIA) (C) Y106 Ș.l.dr.ing. George Petrea
	V	16:00 - 17:50		Microunde (L) Y601 N. Nistor
	VI	18:00 - 19:50		
<b>M I E R C U R I</b>	I	08:00 - 09:50		
	II	10:00 - 11:50		Microunde (C) Y601 Ș.l.dr.ing. Nicușor Nistor
	III	12:00 - 13:50		DEPI (L) Y605B Prof. D. Aiordăchioaie ASC (L) Y605B Ș.I. Sirbu
	IV	14:00 - 15:50		
	V	16:00 - 17:50		
	VI	18:00 - 19:50		
<b>J O I</b>	I	08:00 - 09:50		
	II	10:00 - 11:50		Economie generală (C) I16 (FEAA) Prof. Dr. Ec. D. Șarpe Economie generală (S) I16 (FEAA) Prof. D. Șarpe
	III	12:00 - 13:50		TTI (L) Y605B Ș.I. M. Andrei TTI (S) Y102 Ș.I. M. Andrei
	IV	14:00 - 15:50		BSAD (L) Y606A Ș.I. B. Dumitrașcu CIA (S): Y102 Ș.I. G. Petrea
	V	16:00 - 17:50		CIA (L) Y406B Ș.I. G. Petrea
	VI	18:00 - 19:50		
<b>V I N E R I</b>	I	08:00 - 09:50		
	II	10:00 - 11:50		
	III	12:00 - 13:50		
	IV	14:00 - 15:50		
	V	16:00 - 17:50		
	VI	18:00 - 19:50		

Responsabil: Sl.dr.ing. George Petrea