

ORAR - Semestrul I - Anul universitar 2019-2020

<http://aciee.ugal.ro/nou/studenti/orare-licenta>

ANUL III - INGINERIE ELECTRONICĂ, TELECOMUNICAȚII ȘI TEHNOLOGII INFORMAȚIONALE



Z I U A	MODUL	ORA	Electronică Aplicată
			2331
			<i>a</i>
L U N I	I	08:00 - 09:50	
	II	10:00 - 11:50	
	III	12:00 - 13:50	BSAD (L) Y605B B. Dumitrașcu
	IV	14:00 - 15:50	Microunde (L) Y601 N. Nistor CIA (P) Y601 N. Nistor
	V	16:00 - 17:50	CIA (L) Y506B G. Petrea
	VI	18:00 - 19:50	TTI (L) Y605B G. Petrea
M A R Ț I	I	08:00 - 09:50	
	II	10:00 - 11:50	Microunde (C) Y102 Ș.I.dr.ing. Nisucșor Nistor
	III	12:00 - 13:50	Microcontrolere (C) Y102 Ș.I.dr.ing. Laurențiu Baicu
	IV	14:00 - 15:50	Teoria Transmisiunii Informației (C) Y105 Ș.I.dr.ing. Mihaela Andrei
	V	16:00 - 17:50	Microcontrolere (L) Y603B L. Baicu
	VI	18:00 - 19:50	
M I E R C U R I	I	08:00 - 09:50	DEPI (L) Y710 D. Aiordăchioaie
	II	10:00 - 11:50	Decizie și estimare în prelucrarea informațiilor (DEPI) (C) Y105 Prof.dr.ing. Dorel Aiordăchioaie
	III	12:00 - 13:50	
	IV	14:00 - 15:50	
	V	16:00 - 17:50	
	VI	18:00 - 19:50	
J O I	I	08:00 - 09:50	Bazele Sistemelor de Achiziții de Date (BSAD) (C) Y102 Ș.I.dr.ing. Bogdan Dumitrașcu
	II	10:00 - 11:50	Circuite Integrate Analogice (CIA) (C) Y102 Prof.dr.ing. Dorel Aiordăchioaie
	III	12:00 - 13:50	CIA (S) Y102 Prof.dr.ing. Dorel Aiordăchioaie
	IV	14:00 - 15:50	
	V	16:00 - 17:50	
	VI	18:00 - 19:50	
V I N E R I	I	08:00 - 09:50	
	II	10:00 - 11:50	Economie generală (C) Y102 Prof. D. Șarpe Economie generală (S) Y102 Prof. D. Șarpe
	III	12:00 - 13:50	Teoria Transmisiunii Informației (C) Y102 M. Andrei TTI (S) Y102 M. Andrei
	IV	14:00 - 15:50	
	V	16:00 - 17:50	
	VI	18:00 - 19:50	

Responsabil: Sl.dr.ing. Andrei Mihaela